



別紙添付の書類に記載されている事項は下記の出願書類に記載されて る事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed th this Office.

出 願 年 月 日 Pate of Application:

1999年 4月28日

图 番 号 pplication Number:

平成11年特許願第122648号

顧 人 blicant (s):

ソニー株式会社

CERTIFIED COPY OF PRIORITY DOCUMENT

2000年 3月10日

特許庁長官 Commissioner, Patent Office



特平11-122648

【書類名】 特許願

【整理番号】 9800917903

【提出日】 平成11年 4月28日

【あて先】 特許庁長官殿

【国際特許分類】 G06F 5/06

H04J 3/00

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社

内

【氏名】 岸高 百合子

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社

内

【氏名】 鹿島 浩司

【特許出願人】

【識別番号】 000002185

【氏名又は名称】 ソニー株式会社

【代表者】 出井 伸之

【代理人】

【識別番号】 100082131

【弁理士】

【氏名又は名称】 稲本 義雄

【電話番号】 03-3369-6479

【手数料の表示】

【予納台帳番号】 032089

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】

要約書 1

【包括委任状番号】 9708842

【プルーフの要否】 要

2

【書類名】 明細書

【発明の名称】 情報処理装置および方法、並びに提供媒体

【特許請求の範囲】

【請求項1】 多重化されたストリームデータを分離する情報処理装置において、

情報を入力する入力手段と、

前記多重化されたストリームデータを受信する受信手段と、

前記受信手段により受信されるストリームデータのビットレートを予め記憶する記憶手段と、

前記ビットレートを読み出す読み出し手段と、

前記読み出し手段により読み出されたビットレートに基づいて、最適なバッファサイズを演算する演算手段と、

前記演算手段により演算された演算結果に基づいて、バッファ領域を変更する 変更手段と

を備えることを特徴とする情報処理装置。

【請求項2】 多重化されたストリームデータを分離する情報処理装置の情報処理方法において、

情報を入力する入力ステップと、

前記多重化されたストリームデータを受信する受信ステップと、

前記受信ステップで受信されるストリームデータのビットレートを予め記憶する記憶ステップと、

前記ビットレートを読み出す読み出しステップと、

前記読み出しステップで読み出されたビットレートに基づいて、最適なバッファサイズを演算する演算ステップと、

前記演算ステップで演算された演算結果に基づいて、バッファ領域を変更する 変更ステップと

を含むことを特徴とする情報処理方法。

【請求項3】 多重化されたストリームデータを分離する情報処理装置に、 情報を入力する入力ステップと、 前記多重化されたストリームデータを受信する受信ステップと、

前記受信ステップで受信されるストリームデータのビットレートを予め記憶する記憶ステップと、

前記ビットレートを読み出す読み出しステップと、

前記読み出しステップで読み出されたビットレートに基づいて、最適なバッファサイズを演算する演算ステップと、

前記演算ステップで演算された演算結果に基づいて、バッファ領域を変更する 変更ステップと

を含む処理を実行させるコンピュータが読み取り可能なプログラムを提供する ことを特徴とする提供媒体。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、情報処理装置および方法、並びに提供媒体に関し、特に、セットトップボックス(STB)等において、入力された多重化ストリームデータを分離する際に必要とされるFIFO(First In First Out)バッファの領域を、入力ストリームデータのビットレートに応じて、最適化(最小化)することができるようにした情報処理装置および方法、並びに提供媒体に関する。

[0002]

【従来の技術】

セットトップボックス等において、多重化されたストリームデータを各種のデータ(ビデオデータ、オーディオデータ等)に分離する処理は、ハードウェアにより行われている。このため、入力されたストリームデータを一時的に格納するために必要とされるFIFOバッファもハードウェアの一部として、実現されている(入力ストリームデータの最大のビットレートから決定されるサイズに固定)。

[0003]

【発明が解決しようとする課題】

しかしながら、上記の手法においては、入力ストリームデータのビットレート が変更になった場合に、入力ストリームデータが、FIFOバッファでオーバーフロ ーを起こさないように最適なサイズ(領域)に変更するためには、大幅に設計を 変更しなければならないという課題があった。

[0004]

本発明は、このような状況に鑑みてなされたものであり、入力ストリームデータのビットレートが変更された場合、設計変更をしないで、FIFOバッファの領域(サイズ)を、最適化(最小化)できるようにするものである。

[0005]

【課題を解決するための手段】

請求項1に記載の情報処理装置は、多重化されたストリームデータを分離する情報処理装置において、情報を入力する入力手段と、多重化されたストリームデータを受信する受信手段と、受信手段により受信されるストリームデータのビットレートを予め記憶する記憶手段と、ビットレートを読み出す読み出し手段と、読み出し手段により読み出されたビットレートに基づいて、最適なバッファサイズを演算する演算手段と、演算手段により演算された演算結果に基づいて、バッファ領域を変更する変更手段とを備えることを特徴とする。

[0006]

請求項2に記載の情報処理方法は、多重化されたストリームデータを分離する情報処理装置の情報処理方法において、情報を入力する入力ステップと、多重化されたストリームデータを受信する受信ステップと、受信ステップで受信されるストリームデータのビットレートを予め記憶する記憶ステップと、ビットレートを読み出す読み出しステップと、読み出しステップで読み出されたビットレートに基づいて、最適なバッファサイズを演算する演算ステップと、演算ステップで演算された演算結果に基づいて、バッファ領域を変更する変更ステップとを含むことを特徴とする。

[0007]

請求項3に記載の提供媒体は、多重化されたストリームデータを分離する情報 処理装置に、情報を入力する入力ステップと、多重化されたストリームデータを 受信する受信ステップと、受信ステップで受信されるストリームデータのビット レートを予め記憶する記憶ステップと、ビットレートを読み出す読み出しステッ プと、読み出しステップで読み出されたビットレートに基づいて、最適なバッファサイズを演算する演算ステップと、演算ステップで演算された演算結果に基づいて、バッファ領域を変更する変更ステップとを含む処理を実行させるコンピュータが読み取り可能なプログラムを提供することを特徴とする。

[8000]

請求項1に記載の情報処理装置においては、入力手段が、情報を入力し、受信 手段が、多重化されたストリームデータを受信し、記憶手段が、受信手段により 受信されるストリームデータのビットレートを予め記憶し、読み出し手段が、ビットレートを読み出し、演算手段が、読み出し手段により読み出されたビットレートに基づいて、最適なバッファサイズを演算し、変更手段が、演算手段により 演算された演算結果に基づいて、バッファ領域を変更する。

[0009]

請求項2に記載の情報処理方法および請求項3に記載の提供媒体においては、 入力ステップで、情報を入力し、受信ステップで、多重化されたストリームデータを受信し、記憶ステップで、受信ステップで受信されるストリームデータのビットレートを予め記憶し、読み出しステップで、ビットレートを読み出し、演算ステップで、読み出しステップで読み出されたビットレートに基づいて、最適なバッファサイズを演算し、変更ステップで、演算ステップで演算された演算結果に基づいて、バッファ領域を変更する。

[0010]

【発明の実施の形態】

以下に本発明の実施の形態を説明するが、特許請求の範囲に記載の発明の各手段と、以下の実施の形態との対応関係を明らかにするために、各手段の後の括弧内に、対応する実施の形態(但し一例)を付加して本発明の特徴を記述すると、次のようになる。但し、勿論この記載は、各手段を記載したものに限定することを意味するものではない。

[0011]

即ち、請求項1に記載の情報処理装置は、多重化されたストリームデータを分離する情報処理装置において、情報を入力する入力手段(例えば、図1の入力部

11)と、多重化されたストリームデータを受信する受信手段(例えば、図1の受信部12)と、受信手段により受信されるストリームデータのビットレートを予め記憶する記憶手段(例えば、図1のプログラム領域21)と、ビットレートを読み出す読み出し手段(例えば、図3のステップS12)と、読み出し手段により読み出されたビットレートに基づいて、最適なバッファサイズを演算する演算手段(例えば、図3のステップS13)と、演算手段により演算された演算結果に基づいて、バッファ領域を変更する変更手段(例えば、図3のステップS14)とを備えることを特徴とする。

[0012]

図1は、本発明を適用したセットトップボックス1の一実施の形態の構成を示すブロック図である。

[0013]

ユーザは、入力部11を介して所望の操作(例えば、電源オン、リセット等)を行う。入力部11は、操作された信号(操作信号)を、バス17を介して制御部13に供給する。

[0014]

受信部12は、外部から供給される、多重化されたストリームデータ(以下、単にストリームデータと称する)を受信し、受信したストリームデータを、バス17を介してメインメモリ14に供給する。

[0015]

メインメモリ14は、図2に示すように、プログラム領域21、FIFOバッファ 領域22等から構成されている。プログラム領域21には、セットトップボック ス1の立ち上げ(電源オンまたはリセット)時に行う処理が記述されたプログラ ムが記憶されている。プログラムには、所定の位置に、受信部12に入力される ストリームデータのビットレートの値が記述されており、このビットレートの値 は、適宜、書き換えることが可能となっている。従って、入力されるビットレートの値が変更され場合、記述されているビットレートの値を書き換えるだけでよ い。FIFOバッファ領域22は、受信部12から供給されるストリームデータを、 一時的に格納する。このFIFOバッファ領域22は、後述する制御部13の演算結

5



果に基づいて、最適なサイズ(領域)が決定される。

[0016]

制御部13は、入力部11から操作信号(電源オン信号またはリセット信号)が供給されると、メインメモリ14のプログラム領域21から、予め記憶されているストリームデータのビットレートの値を読み出す。制御部13は、読み出したビットレートの値に基づいて、最適なFIFOバッファ領域22のサイズを演算し、その演算結果に基づいて、FIFOバッファ領域22をメインメモリ14上に確保する。メインメモリ14に確保されたFIFOバッファ領域22には、受信部12からストリームデータが供給され、格納される。尚、メインメモリ14上に確保される、最適なFIFOバッファ領域22のサイズは、ストリームデータがオーバーフローしない程度の必要最小限の値に設定するのがメモリのコスト面で有利となる

[0017]

デマルチプレクサ部15には、メインメモリ14のFIFOバッファ領域22からストリームデータが供給される。デマルチプレクサ部15は、供給されたストリームデータを各種のデータ (例えば、ビデオデータ、オーディオデータ等) に分離し、分離したデータを、バス17を介して復号部16に供給する。復号部16は、供給されたデータを復号し、バス17を介して外部に出力する。

[0018]

次に、制御部13がストリームデータのビットレートの値に基づいて、最適な FIFOバッファ領域22のサイズを決定する際の処理動作について、図3のフロー チャートを参照して説明する。

[0019]

先ず、ステップS11において、ユーザが、入力部11を操作して電源をオンまたはリセットすると、その操作信号(電源オン信号またはリセット信号)がバス17を介して制御部13に供給される。

[0020]

ステップS12において、制御部13は、メインメモリ14のプログラム領域 21に予め記憶されているストリームデータのビットレートの値を、バス17を 介して読み出す。

ステップS13において、制御部13は、読み出したビットレートの値に基づいて、最適なFIFOバッファ領域22のサイズを演算し、決定する。

[0021]

ステップS14において、制御部13は、ステップS13の演算結果に基づいて、FIFOバッファ領域22をメインメモリ14上に確保し、処理動作は終了される。

[0022]

尚、本明細書中において、上記処理を実行するコンピュータプログラムをユーザに提供する提供媒体には、磁気ディスク、CD-ROMなどの情報記録媒体の他、インターネット、ディジタル衛星などのネットワークによる伝送媒体も含まれる。

[0023]

【発明の効果】

以上の如く、請求項1に記載の情報処理装置、請求項2に記載の情報処理方法 および請求項3に記載の提供媒体によれば、ストリームデータのビットレートに 基づいて、最適なバッファサイズを演算し、演算結果に基づいて、バッファ領域 を変更するようにしたので、メモリを有効に使用することが可能となる。

【図面の簡単な説明】

【図1】

本発明を適用したセットトップボックス1の一実施の形態の構成を示すブロック図である。

【図2】

メインメモリ14の構成例を示す図である。

【図3】

図1の制御部13がストリームデータのビットレートに基づいて、バッファサイズを変更する際の処理動作を説明するためのフローチャートである。

【符号の説明】

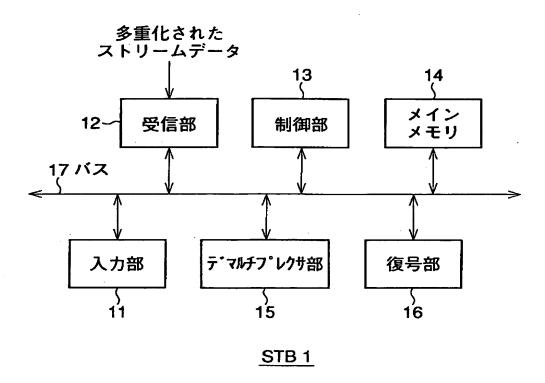
1 セットトップボックス, 11 入力部, 12 受信部, 13 制御部, 14 メインメモリ, 15 デマルチプレクサ部, 16 復号部,

17 バス, 21 プログラム領域, 22 FIF0バッファ領域

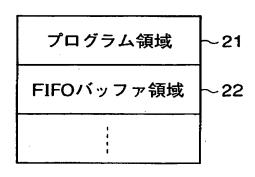


【書類名】図面

【図1】

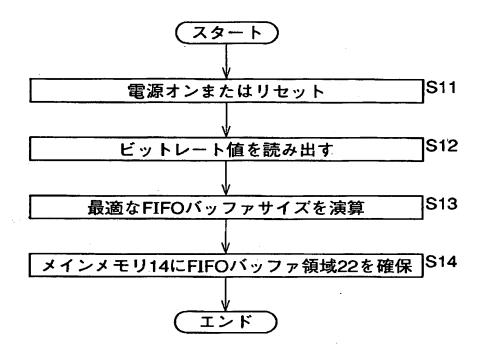


【図2】



メインメモリ 14

[図3]



【書類名】 要約書

【要約】

【課題】 メインメモリを有効に使用する。

【解決手段】 ユーザが、入力部11を操作して電源をオンまたはリセットすると、その操作信号(電源オン信号またはリセット信号)がバス17を介して制御部13に供給される。制御部13は、メインメモリ14のプログラム領域に予め記憶されているストリームデータのビットレートの値を、バス17を介して読み出す。制御部13は、読み出したビットレートの値に基づいて、最適なFIFOバッファ領域のサイズを演算し、決定する。制御部13は、演算結果に基づいて、FIFOバッファ領域をメインメモリ14上に確保する。

【選択図】 図1

出願人履歴情報

識別番号

[000002185]

1. 変更年月日

1990年 8月30日

[変更理由]

新規登録

住 所

東京都品川区北品川6丁目7番35号

氏 名

ソニー株式会社